

Wir suchen für unser Team ab sofort eine

Studentische Hilfskraft FPGA-Synthese und Programmierung (m/w/d)

Über uns

Als weltweit renommiertes Institut im Bereich der Brau-, Getränke- und Getreidetechnologie ist es unser Anspruch, führend in der wissenschaftlichen Forschung zu sein. Im Bereich der Automatisierung entwickeln wir eine neue Geräteklasse in Hard- und Firmware mit neuartigen ontologischen Prinzipien. In diesem Zusammenhang suchen wir studentische Hilfskräfte.

Anforderung

- Grundkenntnisse in der Entwicklung und Verständnis analoger und digitaler Schaltkreise
- Grundkenntnisse in der Funktionsweise und Implementierung der Lattice FPGA-Familie MachXO2
- Erste Erfahrungen im Umgang mit Designsoftware, vorzugsweise Altium Designer
- Synthese- und Programmierkenntnisse in Verilog (vorzugsweise) oder VHDL
- Immatrikulation während der Tätigkeit
- Team- und Kommunikationsfähigkeit

Aufgaben

- Entwicklung einer Kommunikations- und Funktionsalgorithmik mittels Verilog oder VHDL
- Unterstützung des Lehrstuhls in der Entwicklung von Hardware in der Automatisierungstechnik
- Interesse im Umgang mit Altium Designer und der Synthese-Software Lattice Diamond
- Meetings mit den Projektverantwortlichen

Wir bieten

Wir bieten eine interessante, abwechslungsreiche Tätigkeit an. Die Arbeitszeit kann flexibel an die Bedürfnisse des Bewerbers angepasst werden (z. B. Prüfungszeit). Die Stelle ist zunächst befristet auf ein Semester. Die Tätigkeit erfolgt in der Zusammenarbeit einer Entwicklungsfirma, die bereit ist eine zusätzliche Gratifikation vorzunehmen. Die TU München strebt eine Erhöhung des Frauenanteils an. Qualifizierte Frauen werden deshalb nachdrücklich gebeten, sich zu bewerben. Die Stelle ist für die Besetzung mit schwerbehinderten Menschen geeignet. Schwerbehinderte Bewerberinnen und Bewerber werden bei ansonsten im Wesentlichen gleicher Eignung, Befähigung und fachlicher Leistung bevorzugt eingestellt.

Bewerbung

Wir freuen uns auf Ihre aussagekräftigen Unterlagen. Bei einer Mail-Bewerbung bitten wir Sie, die Unterlagen in einer einzelnen pdf-Datei gesammelt zu schicken. Senden Sie Ihre Bewerbung bitte bis spätestens 01.12.2024 – unter Angabe des Stichworts “FPGA-Programmierung“ – an:

Technische Universität München

Lehrstuhl für Brau- und Getränketechnologie
Weihenstephan Steig 20, 85354 Freising
verwaltung@bgt.wzw.tum.de
www.lse.ls.tum.de/bgt
www.tum.de

Hinweis zum Datenschutz:

Im Rahmen Ihrer Bewerbung um eine Stelle an der Technischen Universität München (TUM) übermitteln Sie personenbezogene Daten. Beachten Sie bitte hierzu unsere Datenschutzhinweise gemäß Art. 13 Datenschutz-Grundverordnung (DSGVO) zur Erhebung und Verarbeitung von personenbezogenen Daten im Rahmen Ihrer Bewerbung. Durch die Übermittlung Ihrer Bewerbung bestätigen Sie, dass Sie die Datenschutzhinweise der TUM zur Kenntnis genommen haben.